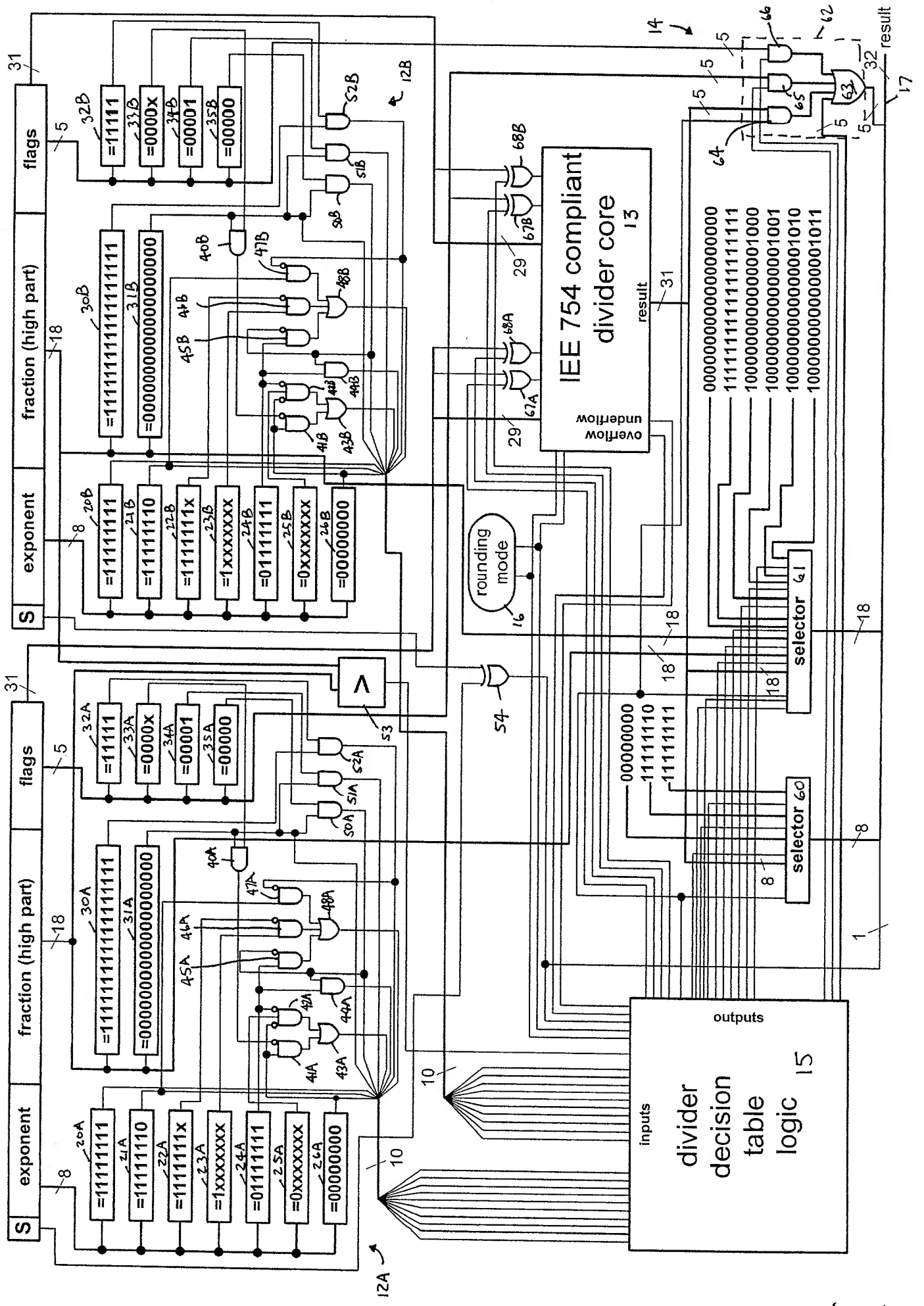


FIG. 1

second operand 11B

first operand 11A



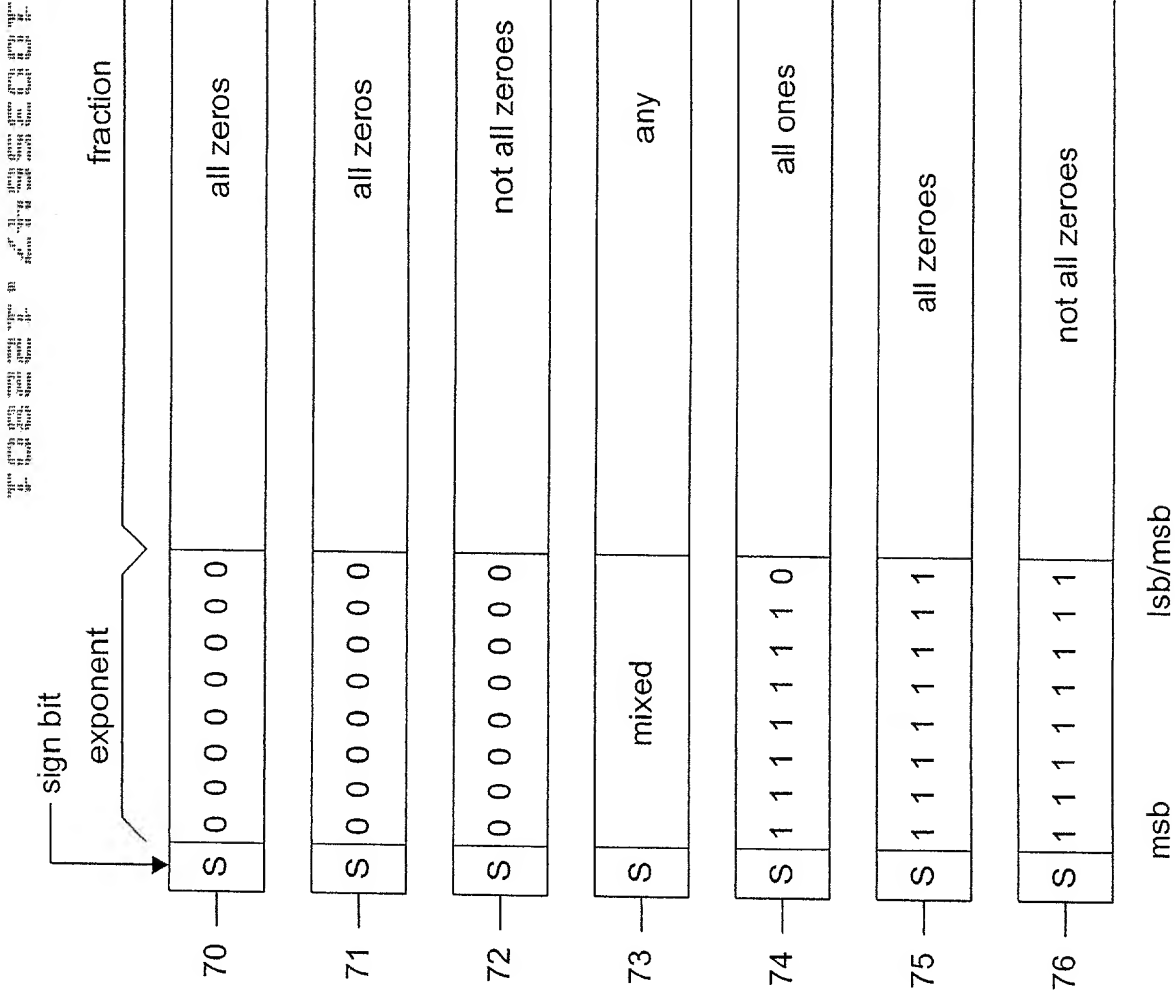


FIG. 2



--10----	[NaN]	--10----	[NaN]	1	--	--	* 0000 0001 10000000 01000000 01000000	[NaN op1 f1 f2]
--10----	[NaN]	--10----	[NaN]	0	--	--	* 0000 0 001 01000000 11 00000	[NaN op2 f1 f2]
--10----	[NaN]	--11----	[Inf]	--	--	--	* 0000 0 001 10000000 11 00000	[NaN op1 f1 f2]
--10----	[NaN]	-1-----1-	[OV]	--	--	--	* 0000 0 001 10000000 10 01001	[NaN op1 f1 ox]
--10----	[NaN]	-----1-	[Q]	--	--	--	* 0000 0 001 10000000 10 00000	[NaN op1 f1]
--10----	[NaN]	-----1-	[1]	--	--	--	* 0000 0 001 10000000 10 00000	[NaN op1 f1]
--10----	[NaN]	-----1-	[S]	--	--	--	* 0000 0 001 10000000 10 00000	[NaN op1 f1]
--10----	[NaN]	1-----1-	[UN]	--	--	--	* 0000 0 001 10000000 10 00101	[NaN op1 f1 ux]
--10----	[NaN]	1-----1-	[0]	--	--	--	* 0000 0 001 10000000 10 00000	[NaN op1 f1]
--11----	[Inf]	--10----	[NaN]	--	--	--	* 0000 0 001 01000000 11 00000	[NaN op2 f1 f2]
--11----	[Inf]	--11----	[Inf]	0	--	--	* 0000 0 001 00000100 11 10000	["Inf/Inf" f1 f2 n]
--11----	[Inf]	--11----	[Inf]	-10	0	--	* 0000 0 001 00100000 11 00000	[Inf f1 f2]
--11----	[Inf]	--11----	[Inf]	-10	1	--	* 0000 0 100 00100000 00 00000	[0]
--11----	[Inf]	--11----	[Inf]	-11	0	--	* 0000 0 100 00100000 00 00000	[0]
--11----	[Inf]	-1-----1-	[Inf]	-11	1	--	* 0000 0 001 00100000 11 00000	[Inf f1 f2]
--11----	[Inf]	-----1-	[OV]	--	--	--	* 0000 0 001 00100000 10 01001	[Inf f1 ox]
--11----	[Inf]	-----1-	[Q]	--	--	--	* 0000 0 001 00100000 10 00000	[Inf f1]
--11----	[Inf]	-----1-	[1]	--	--	--	* 0000 0 001 00100000 10 00000	[Inf f1]
--11----	[Inf]	-----1-	[S]	--	--	--	* 0000 0 001 00100000 10 00000	[Inf f1]
--11----	[Inf]	1-----1-	[UN]	--	--	--	* 0000 0 001 00100000 10 00101	[Inf f1 ux]
--11----	[Inf]	1-----1-	[0]	--	--	--	* 0000 0 001 00100000 10 00000	[Inf f1]
-1-----1-	[OV]	--10----	[NaN]	--	--	--	* 0000 0 001 01000000 01 01001	[NaN op2 f2 ox]
-1-----1-	[OV]	--11----	[Inf]	--	--	--	* 0000 0 100 00100000 00 00000	[0]
-1-----1-	[OV]	-1-----1-	[OV]	0	--	--	* 0000 0 001 00000001 00 11001	["OV/OV" nox]
-1-----1-	[OV]	-1-----1-	[OV]	-10	0	--	* 0000 0 010 00010000 00 11111	[OV]
-1-----1-	[OV]	-1-----1-	[OV]	-10	1	--	* 0000 0 100 00100000 00 00001	[UN]
-1-----1-	[OV]	-1-----1-	[OV]	-11	0	--	* 0000 0 100 00100000 00 00001	[UN]
-1-----1-	[OV]	-1-----1-	[OV]	-11	1	--	* 0000 0 010 00010000 00 11111	[OV]
-1-----1-	[OV]	-----1-	[Q]	0	--	--	* 0000 0 010 00010000 00 11111	[OV]
-1-----1-	[OV]	-----1-	[Q]	-10	0	--	* 0000 0 010 00010000 00 11111	[OV]
-1-----1-	[OV]	-----1-	[Q]	-10	1	--	* 0100 1 000 00000000 00 00000	[HUGE/Q]
-1-----1-	[OV]	-----1-	[Q]	-11	0	--	* 0100 1 000 00000000 00 00000	[HUGE/Q]
-1-----1-	[OV]	-----1-	[Q]	-11	1	--	* 0000 0 010 00010000 00 11111	[OV]
-1-----1-	[OV]	-----1-	[1]	--	--	--	* 0000 0 010 00010000 00 11111	[OV]
-1-----1-	[OV]	-----1-	[S]	--	--	--	* 0000 0 010 00010000 00 11111	[OV]
-1-----1-	[OV]	1-----1-	[UN]	--	--	--	* 0000 0 010 00010000 00 11111	[OV]
-1-----1-	[OV]	1-----1-	[0]	--	--	--	* 0000 0 001 00100000 00 01011	[Inf ozx]

FIG 4A



